

Curso de Lógica Programável FPGA

Treinamento em Tecnologia FPGA INTEL online, com a participação do instrutor ao vivo!

Data: 13 a 17 de Julho

Horário: Das 13h30 às 18 horas

Carga horária: 20 horas

A inscrição acompanha o kit DE10 Lite
(<https://www.macnicadhw.com.br/produtos/kits/altera-de10-lite>)

Inscrições até: 01/07/2020

Ao final do curso o participante recebe o Certificado reconhecido pela INTEL e MACNICA.

Ficou interessado? Entre em contato conosco e garanta a sua vaga:

Email: training@macnicadhw.com.br (<mailto:training@macnicadhw.com.br>)

Tipos de Treinamento em Tecnologia INTEL FPGA (Altera) oferecidos pela Macnica DHW

Treinamento Aberto:

A Macnica DHW oferece com frequência o treinamento online e ao vivo. Neste formato, basta a pessoa interessada entrar em contato conosco e fazer sua inscrição.

[Ementa do Treinamento](https://www.macnicadhw.com.br/capacitacao/ementa) (<https://www.macnicadhw.com.br/capacitacao/ementa>)

Obs: O Treinamento utiliza Linguagem VERILOG.

A inscrição acompanha o Kit DE10 Lite. (<http://www.macnicadhw.com.br/produtos/kits/altera-de10-lite>)

Treinamento Fechado:

Empresas e Instituições de Ensino e Pesquisa contratam com frequência a Macnica DHW para ministrar *in loco* o Treinamento em Tecnologia Intel FPGA. Além do instrutor do Treinamento se deslocar até a Empresa ou Instituição, o contratante também poderá solicitar a ementa do curso de acordo com a sua necessidade ou o seu projeto.

O que é abordado no Treinamento?

- O Treinamento FPGA Altera/Intel online traz uma visão completa sobre a tecnologia, não apenas das ferramentas e tecnologias envolvidas, mas também do processo de criação de um projeto e os cuidados necessários. Esta capacitação tem o diferencial de mostrar o caminho para o desenvolvimento de um projeto robusto, respeitando as boas práticas e metodologias que irão garantir um produto estável, livre de travamentos e intermitências.
- Durante o treinamento os assuntos são abordados de forma incremental, começando com conceitos importantes sobre a tecnologia FPGA e explorando gradativamente suas funcionalidades, usando a linguagem Verilog e as ferramentas do Quartus, e fixando cada tópico com laboratórios práticos. Segundo os instrutores, a abordagem fornece uma maior clareza sobre a necessidade e uso de cada recurso, incluindo o uso de ferramentas de depuração e análise dos tempos de propagação dos sinais síncronos (Timing)

Para fazer sua inscrição ou solicitar orçamento customizado de Treinamento, envie e-mail para: training@macnicadhw.com.br (<mailto:training@macnicadhw.com.br>) ou entre em contato conosco pelo telefone: (48) 3225-5052

▼ Conheça o catálogo de módulos da Altera/Intel

<https://www.altera.com/support/training/catalog.html>

(<https://www.altera.com/support/training/catalog.html>)