

<b>INSTITUIÇÃO: IFAL – Campus Palmeira dos Índios</b>		
<b>Curso:</b> Engenharia Elétrica		
<b>Componente Curricular:</b> Laboratório de Circuitos Lógicos		<b>Código:</b>
<b>Carga Horária:</b> 36h	<b>Período:</b> 2º	<b>Carga Horária Semanal:</b> 2 horas/aulas
<b>Pré-requisitos:</b> Introdução a Programação		
<b>Co-requisito:</b> Circuitos lógicos		
<b>Ementa</b>		
Práticas em laboratório dos temas e tópicos abordados na disciplina Circuitos Lógicos. Linguagens de descrição de hardware.		
<b>Conteúdo Programático</b>		
Práticas em laboratório: Projetar, montar, simular e testar circuitos lógicos. Utilizar linguagens de descrição de hardware para implementar circuitos lógicos.		
<b>Objetivo Geral</b>		
Compreensão de diagramas elétricos de circuitos lógicos, bem como sua implementação, teste e correção utilizando circuitos integrados e utilizando FPGA.		
<b>Objetivos Específicos</b>		
Implementar circuitos lógico utilizando circuitos integrados e malha de contatos; Assimilar uma linguagem de descrição de hardware; Simular hardware descrito em linguagem de descrição de hardware; Configurar um módulo FPGA para ser utilizado;		
<b>Bibliografia Básica</b>		
PEDRONI, V. A. <b>Eletrônica Digital Moderna e VHDL</b> . Rio de Janeiro: Elsevier. COSTA, C. da. <b>Projetos de Eletrônica Digital com FPGA</b> . São Paulo: Érica. D'AMORE, R. <b>VHDL – Descrição e Síntese de Circuitos Digitais</b> . Rio de Janeiro: LTC.		
<b>Bibliografia Complementar</b>		
IDOETA, I. V.; CAPUANO, F. G. <b>Elementos de Eletrônica Digital</b> . Editora Érica. TOCCI, R. et al. <b>Sistemas Digitais – Princípios e Aplicações</b> . São Paulo: Pearson. COSTA, C. da. <b>Projetos de Eletrônica Digital com FPGA</b> . São Paulo: Érica. GARCIA, Paulo Alves.; COLOMBO, J. Sidnei. <b>Eletrônica digital: teoria e laboratório</b> . São Paulo: Érica. LOURENÇO, Antonio Carlos de. et al. <b>Circuitos digitais</b> . São Paulo: Érica.		